

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ  
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ  
«ПОВОЛЖСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНОЛОГИЧЕСКИЙ  
УНИВЕРСИТЕТ»

**ВЫСШИЙ КОЛЛЕДЖ ПГТУ «ПОЛИТЕХНИК»**



СВЕРЖДАЮ

Заместитель директора по УМР

 Е.Ю. Кузнецов

28 » апреля 2023 г.

**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ  
ОП.04 ОСНОВЫ ЭЛЕКТРОННОЙ И ВЫЧИСЛИТЕЛЬНОЙ ТЕХНИКИ**

по специальности 11.02.18 Системы радиосвязи, мобильной связи и  
телерадиовещания

РАССМОТРЕНА И ОДОБРЕНА

Предметно-цикловой комиссией

Протокол № 7

«27» апреля 2023 г.

Председатель ПЦК \_\_\_\_\_  /Кузнецов Е.Ю./

Рабочая программа учебной дисциплины ОП.04 Основы электронной и вычислительной техники разработана на основе федерального государственного образовательного стандарта по специальности 11.02.18 Системы радиосвязи, мобильной связи и телерадиовещания.

Разработчик:

Бусыгин Георгий Валентинович, ст. преподаватель каф. проектирования и производства электронно-вычислительных средств ФГБОУ ВО «ПГТУ».

Рецензент (внутренний)

Кузнецов Е.Ю., преподаватель с ученой степенью кандидата технических наук, заместитель директора по УМР Высшего колледжа «Политехник».

Рецензент (внешний)

Еросланов С.Г., директор сервисного центра г. Йошкар-Ола филиала Республики Марий Эл ПАО «Ростелеком».

## **СОДЕРЖАНИЕ**

1. АННОТАЦИЯ
2. ОБЩАЯ ХАРАКТЕРИСТИКА УЧЕБНОЙ ДИСЦИПЛИНЫ
3. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ
4. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ
5. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

## 1. АННОТАЦИЯ

Рабочая программа учебной дисциплины ОП.04 Основы электронной и вычислительной техники является частью программы подготовки специалистов среднего звена (ППССЗ) по специальности среднего профессионального образования 11.02.18 Системы радиосвязи, мобильной связи и телерадиовещания.

Общий объем учебной нагрузки по дисциплине составляет 114 часов, нагрузка во взаимодействии с преподавателем составляет 102 часа; часов самостоятельной работы — 12 часов.

Содержание дисциплины включает изучение следующих разделов:

- Логические основы электронно-вычислительной техники
- Физические основы электронно-вычислительной техники.
- Основы микроэлектроники. Элементы интегральных схем.
- Основные элементы и устройства вычислительной техники
- Основы микропроцессорных систем.

В результате освоения учебной дисциплины ОП.04 Основы электронной и вычислительной техники обучающийся должен обладать предусмотренными ФГОС СПО по специальности 11.02.18 Системы радиосвязи, мобильной связи и телерадиовещания умениями, знаниями, которые формируют компетенции:

| Код результата обучения                     | Результат обучения   |
|---|--|
| 1   | 2  |
| <b>Общие и профессиональные компетенции</b> |  |
| ОК 01                                       | Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам.   |
| ОК 02                                       | Использовать современные средства поиска, анализа и интерпретации информации, и информационные технологии для выполнения задач профессиональной деятельности.  |
| ОК 06                                       | Проявлять гражданско-патриотическую позицию, демонстрировать осознанное поведение на основе традиционных общечеловеческих ценностей, в том числе с учетом гармонизации межнациональных и межрелигиозных отношений, применять стандарты антикоррупционного поведения. |
| ОК 07                                       | Содействовать сохранению окружающей среды, ресурсосбережению, применять знания об изменении климата, принципы бережливого производства, эффективно действовать в чрезвычайных ситуациях.   |
| ОК 09                                       | Пользоваться профессиональной документацией на государственном и иностранном языках.   |
| ПК 1.1                                      | Выполнять монтаж и первичную установку оборудования радиосвязи, мобильной связи и телевидения.   |
| ПК 1.2                                      | Производить настройку сетей абонентского доступа на базе систем радиосвязи, мобильной связи и телевидения.   |
| ПК 1.3                                      | Проводить диагностику и мониторинг сетей радиосвязи, мобильной связи и телевидения.  |

|        |   |
|--------|---|
| ПК 1.4 | Контролировать качество предоставления услуг радиосвязи, мобильной связи и телевидения.   |
| ПК 1.5 | Проводить диагностику, ремонт и обслуживание оборудования средств связи.  |
| ПК 2.1 | Выполнять монтаж и производить настройку сетей проводного и беспроводного абонентского доступа.   |
| ПК 2.2 | Обеспечивать работоспособность оборудования мультисервисных сетей.  |
| ПК 2.3 | Выполнять монтаж и первичную инсталляцию компьютерных сетей.  |
| ПК 2.4 | Инсталлировать и настраивать компьютерные платформы для организации услуг связи.  |
| ПК 3.1 | Выявлять угрозы и уязвимости в сетевой инфраструктуре с использованием системы анализа защищенности.  |
| ПК 3.2 | Разрабатывать комплекс методов и средств защиты информации в системах радиосвязи, мобильной связи и телерадиовещания.   |
| ПК 3.3 | Осуществлять текущее администрирование для защиты систем радиосвязи, мобильной связи и телерадиовещания с использованием специализированного программного обеспечения и оборудования. |
| ПК 5.1 | Анализировать современные конвергентные технологии и системы для выбора оптимальных решений в соответствии с требованиями заказчика.  |
| ПК 5.2 | Выполнять адаптацию, монтаж, установку и настройку конвергентных инфокоммуникационных систем в соответствии с действующими отраслевыми стандартами.                                   |
| ПК 5.3 | Администрировать конвергентные системы в соответствии с рекомендациями Международного союза электросвязи.   |

Текущий контроль проводится в форме оценки тестирования, решения задач и выполнения лабораторных работ.

Форма промежуточной аттестации - дифференцированный зачет.

## 2. ОБЩАЯ ХАРАКТЕРИСТИКА УЧЕБНОЙ ДИСЦИПЛИНЫ

### 2.1. Место дисциплины в структуре программы подготовки специалистов среднего звена:

Учебная дисциплина ОП.04 Основы электронной и вычислительной техники входит в общепрофессиональный цикл профессиональной подготовки ППССЗ и реализуется в 4 семестре.

### 2.2. Цель и планируемые результаты освоения дисциплины

| Код ПК, ОК  | Умения  | Знания  |
|---|---|---|
| ОК 01<br>ОК 02<br>ОК 06<br>ОК 07<br>ОК 09<br>ПК 1.1<br>ПК 1.2<br>ПК 1.3<br>ПК 1.4<br>ПК 1.5<br>ПК 2.1<br>ПК 2.2<br>ПК 2.3<br>ПК 2.4<br>ПК 3.1<br>ПК 3.2<br>ПК 3.3<br>ПК 5.1<br>ПК 5.2<br>ПК 5.3 | -рассчитывать параметры электронных приборов и электронных схем по заданным условиям;<br>- составлять и диагностировать схемы электронных устройств;<br>работать со справочной литературой;<br>-использовать типовые средства вычислительной техники и программного обеспечения в профессиональной деятельности;<br>-осуществлять перевод чисел из одной системы счисления в другую, применять законы алгебры логики;<br>-строить и использовать таблицы истинности логических функций, элементов, устройств. | -технические характеристики полупроводниковых приборов и электронных устройств;<br>-основы микроэлектроники и интегральные схемы;<br>-виды информации и способы их представления в электронно-вычислительных машинах (ЭВМ);<br>-логические основы ЭВМ, основы микропроцессорных систем;<br>-типовые узлы и устройства ЭВМ, взаимодействие аппаратного и программного обеспечения ЭВМ. |

### 3. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

#### 3.1. Объем учебной дисциплины и виды учебной работы

| Вид учебной работы   | Объем в часах |
|--|---------------|
| <b>Объем учебной дисциплины</b>                                      | 114           |
| <b>Суммарная учебная нагрузка во взаимодействии с преподавателем</b> | 102           |
| в том числе:   |               |
| лабораторные занятия ( <i>если предусмотрены</i> )                   | 50            |
| практические занятия ( <i>если предусмотрены</i> )                   | -             |
| контрольные работы ( <i>если предусмотрены</i> )                     | -             |
| курсовая работа (проект) ( <i>если предусмотрена</i> )               | -             |
| Самостоятельная работа   | 12            |
| Промежуточная аттестация в форме дифференцированного зачета          |               |

### 3.2. Тематический план и содержание учебной дисциплины ОП.04 Основы электронной и вычислительной техники

| Наименование разделов и тем  | Содержание учебного материала и формы организации деятельности обучающихся |   | Объем часов | Коды компетенций, формированию которых способствует элемент программы             |
|--|--|---|-------------|---|
| 1  | 2  |   | 3           | 4   |
| Введение. Роль электронно-вычислительной техники в современных условиях. |  |   | 2           | ОК 01, ОК 02, ОК 06, ОК 07, ОК 09, ПК 1.1-1.5, ПК 2.1-2.4, ПК 3.1-3.3, ПК 5.1-5.3 |
| Тема 1. Логические основы электронно-вычислительной техники.             | Содержание учебного материала  |   | 30          |   |
|  | 1  | Системы счисления. Элементарные логические функции. Основы алгебры логики. Булевы переменные.                           | 16          |   |
|  | 2  | Таблицы истинности, формулы. Законы алгебры логики. Нормальные и совершенно нормальные формы.                           |             |   |
|  | 3  | Определение параметров и обозначения интегральных логических элементов. Минимизация логических функций. Карты Карно.    |             |   |
|  | 4  | Виды информации и способы представления её в ЭВМ. Системы счисления. Перевод чисел из одной системы счисления в другую. |             |   |
|  | 5  | Правила десятичной арифметики. Способы представления чисел в разрядной сетке ЭВМ.                                       |             |   |
|  | 6  | Двоичная арифметика, алгоритм сложения. Сложение в обратных и дополнительных кодах.                                     |             |   |
|  | Лабораторные работы  |   | 12          |   |
|  | 1  | Взаимный перевод чисел из одной системы счисления в другую  |             |   |
|  | 2  | Исследование простейших логических элементов  |             |   |
|  | 3  | Исследование комбинаций различных логических элементов  |             |   |
|  | 4  | Синтез логических схем на основе логического преобразователя  |             |   |
|  | 5  | Преобразование логических функций в таблицу истинности  |             |   |
|  | 6  | Построение карт Карно, минимизация логических функций с помощью   |             |   |



|  |   |   |           |   |
|--|---|---|-----------|---|
|  |   | логических законов.   |           |   |
|  |   | <b>Самостоятельная работа</b>   | 2         |   |
|  | 1 | Дополнение конспекта об основных характеристиках p-n-перехода в равновесном состоянии и при наличии электрического поля по учебной литературе.  |           |   |
| Тема 2. Физические основы электронно-вычислительной техники. |   | <b>Содержание учебного материала</b>  | <b>30</b> | ОК 01, ОК 02, ОК 06, ОК 07, ОК 09, ПК 1.1-1.5, ПК 2.1-2.4, ПК 3.1-3.3, ПК 5.1-5.3 |
|  | 1 | Полупроводниковые диоды. Основные определения и классификация полупроводниковых диодов.   | 10        |   |
|  | 2 | Биполярные и полевые транзисторы. Классификация, условные графические обозначения транзисторов  |           |   |
|  | 3 | Структура, принцип действия полевых и биполярных транзисторов. Технология изготовления. Способы включения транзисторов: с общей базой, с общим эмиттером, с общим коллектором. Анализ схем. |           |   |
|  | 4 | Реализации элементов булевой алгебры на базе транзисторов. Интегральное исполнение логических элементов.  |           |   |
|  | 5 | Основные понятия интегральных микросхем (ИМС). Базовые элементы ИМС различных типов логик.  |           |   |
|  |   | <b>Лабораторные работы</b>  | 18        |   |
|  | 1 | Исследование работы полупроводниковых диодов.   |           |   |
|  | 2 | Исследование работы полупроводниковых транзисторов.   |           |   |
|  | 3 | Снятие характеристики и определение параметров тиристоры.   |           |   |
|  | 4 | Снятие статических характеристик и определение параметров транзисторов в схеме с общей базой и общим эмиттером.   |           |   |
|  | 5 | Построение базовых элементов различных логик.   |           |   |
|  | 6 | Построение сложных логических схем с заданными параметрами  |           |   |
|  |   | <b>Самостоятельная работа</b>   | 2         |   |
|  | 1 | Выписать из справочной литературы все данные для одного типа биполярного, полевого транзистора, диода и тристора.   |           |   |
| Тема 3. Основы микроэлектроники. Элементы интегральных схем. |   | <b>Содержание учебного материала</b>  | <b>6</b>  | ОК 01, ОК 02, ОК 06, ОК 07, ОК 09, ПК 1.1-1.5, ПК 2.1-2.4,                        |
|  | 1 | Классификация интегральных микросхем и термины в микроэлектронике. Технические характеристики и показатели интегральных схем (ИС). Классификация и система обозначений.                     | 4         |   |

|  |   |   |           |  |
|--|---|---|-----------|--|
|  | 2   | Элементы и компоненты гибридных и монолитных интегральных схем<br>Материалы, применяемые в тонкопленочных, толстопленочных и монолитных ИС, принципы проектирования интегральных схем.<br>Фотолитография, методы осаждения материалов, современные технологии создания интегральных схем. |           | ПК 3.1-3.3,<br>ПК 5.1-5.3  |
|  | <b>Самостоятельная работа</b><br>1 Выполнение рефератов по развитию приборов функциональной микроэлектроники. |   | 2         |  |
| Тема 4. Основные элементы и устройства вычислительной техники. | <b>Содержание учебного материала</b>  |   | <b>32</b> | ОК 01, ОК 02,<br>ОК 06, ОК 07,<br>ОК 09, ПК 1.1-1.5,<br>ПК 2.1-2.4,<br>ПК 3.1-3.3,<br>ПК 5.1-5.3 |
|  | 1   | Типовые узлы и устройства вычислительной техники. Шифратор и дешифратор: принцип работы, временная диаграмма, логические зависимости.   | 12        |  |
|  | 2   | Сумматоры одноразрядные. Сумматоры комбинационные. Процесс сложения двоичных чисел. Применение сумматоров в составе АЛУ ЭВМ.  |           |  |
|  | 3   | Мультиплексоры и демультиплексоры. Назначение, способы масштабирования и принцип работы.  |           |  |
|  | 4   | Триггеры. Назначение, таблицы истинности триггеров, диаграмма их работы.  |           |  |
|  | 5   | Регистр: общие сведения, параллельный регистр, сдвиговый регистр, последовательный регистр.   |           |  |
|  | 6   | Счетчик: Назначение, типы и область применения. Принципы построения и классификация устройств памяти – ОЗУ, ПЗУ.  |           |  |
|  | <b>Лабораторные работы</b>  |   | 18        |  |
|  | 1   | Исследование работы RS, JK, D – триггеров.  |           |  |
|  | 2   | Синтез и изучение схем мультиплексора и демультиплексора.   |           |  |
|  | 3   | Синтез и изучение схемы шифратора и дешифратора.  |           |  |
|  | 4   | Синтез и изучение схемы арифметического сумматора.  |           |  |
|  | 5   | Синтез и изучение схемы работы счетчиков параллельного и последовательного типа.  |           |  |
|  | 6   | Изучение функционирования оперативного запоминающего устройства (ОЗУ).  |           |  |
|  | 7   | Синтез и изучение схемы работы сдвиговых регистров.   |           |  |
|  | 8   | Синтез и изучение схемы работы регистров хранения.  |           |  |

|  |                                      |  |            |   |
|--|--------------------------------------|--|------------|---|
|  | <b>Самостоятельная работа</b>        |  | 2          |   |
|  | 1                                    | Составление принципиальной схемы усилителя из 3-х каскадов (предварительного усилителя, фазоинверсного каскада, усилителя мощности).   |            |   |
| Тема 5. Основы микропроцессорных систем. | <b>Содержание учебного материала</b> |  | <b>12</b>  | ОК 01, ОК 02, ОК 06, ОК 07, ОК 09, ПК 1.1-1.5, ПК 2.1-2.4, ПК 3.1-3.3, ПК 5.1-5.3 |
|  | 1                                    | Архитектура микропроцессора и её элементы. Рабочий цикл микропроцессора. Система команд МП- арифметические, логические команды, команды пересылки, команды управления процессором. | 6          |   |
|  | 2                                    | Интерфейсы вычислительной техники-типы интерфейсов и их характеристики.  |            |   |
|  | 3                                    | Взаимодействие аппаратного и программного обеспечения в работе ЭВМ. Характеристики периферийных устройств.   |            |   |
|  | <b>Лабораторные работы</b>           |  | 2          |   |
|  | 1                                    | Изучение схемы арифметического сумматора на ИМС 74181.   |            |   |
|  | <b>Самостоятельная работа</b>        |  | 4          |   |
|  | 1                                    | Выполнение индивидуального проектного задания по теме «Изучение функционирования АЛУ на ИМС 74181 в режиме логических функций».  |            |   |
| <b>Дифференцированный зачет</b>          |                                      |  | <b>2</b>   |   |
| <b>Всего</b>                             |                                      |  | <b>114</b> |   |

## **4. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ ДИСЦИПЛИНЫ**

### **4.1. Материально-техническое обеспечение учебной дисциплины**

Реализация учебной дисциплины требует наличия лаборатории электронной и вычислительной техники.

#### **Оснащение лаборатории:**

**Комплект мебели для учебного процесса.**

**Мультимедийное оборудование:** системный блок CEL D-341 FAN/ASUS S-775/512 M/160.0G/DVD+-RW, Принтер HP Laser Jet 1320; ПК B112,2 420W/Intel Celeron Dual-Core E3300/кл, мышь,фильт, мон. VA1931, 5 шт.; проектор мультимедийный Hitachi CP-EX250.

**Средства обучения:** доска аудиторная ДА-3А 1000\*1700. генератор сигналов универсальный DG 4102; дымоуловитель Quick -493 ESD, 2 шт.; источник питания DP 1308А; мультиметр DM3058Е; мультиметр АМ-1083, 6 шт.; осциллограф цифровой DS 1052Е, 5 шт.; осциллограф цифровой DS 4054; паяльная станция LUKEY-852 D+; паяльная станция Quick -967 ESD; паяльная станция ASE -4202, 2 шт.; станция паяльная АТР -1107, 5 шт., наборы электронных и цифровых электронных элементов с платформой для их изучения.

#### **Перечень лицензионного программного обеспечения:**

- Microsoft Access (лицензия №IM123460);
- Microsoft Office Standard (лицензия №66059532 OPEN 96044930ZZE1711);
- Microsoft Project Professional (лицензия №IM123460);
- Microsoft Visio Professional (лицензия №IM123460);
- Microsoft Visual Studio Enterprise (лицензия №IM123460);
- Microsoft Windows Enterprise (лицензия №IM123460);
- Агент Dr.Web (лицензия № QS34-NC7C-SD53-K5L2);
- Справочная правовая система «Консультант Плюс» (контракт №2023\_CB\_3 от 29.12.2022г);
- Комплект ГАРАНТ-Мастер (Лицензия №12-40272-000898);
- Комплект ПО для решения основных пользовательских задач (свободно распространяемое ПО);
- LABVIEW (Подтверждение лицензии: Лицензия №M75X89867).

## 4.2. Информационное обеспечение учебной дисциплины

### Основная и дополнительная литература

| №№<br>п/п                 | Список используемой литературы ( <i>печатные издания, электронные издания за последние 5 лет</i> )  | Количество экземпляров, имеющихся в библиотеке, или ссылка на ЭБС |
|---------------------------|---|---|
| ОСНОВНАЯ ЛИТЕРАТУРА       |   |   |
| 1.                        | <b>Гальперин, М.В.</b> Электронная техника: учебник / М.В. Гальперин. — 2-е изд., испр. и доп. — Москва : ИНФРА-М, 2021. — 352 с. — (Среднее профессиональное образование). - ISBN 978-5-16-015415-2. - Текст: электронный. - URL: <a href="https://znanium.com/catalog/product/1150312">https://znanium.com/catalog/product/1150312</a> (дата обращения: 18.11.2021). – Режим доступа: по подписке.                                  | электронный ресурс  |
| 2.                        | <b>Партыка, Т.Л.</b> Вычислительная техника: учебное пособие / Т.Л. Партыка, И.И. Попов. — 3-е изд., перераб. и доп. — Москва: ФОРУМ: ИНФРА-М, 2022. — 445 с.: ил. — (Среднее профессиональное образование). - ISBN 978-5-00091-510-3. - Текст: электронный. - URL: <a href="https://znanium.com/catalog/product/1703191">https://znanium.com/catalog/product/1703191</a> (дата обращения: 18.11.2021). – Режим доступа: по подписке. | электронный ресурс  |
| ДОПОЛНИТЕЛЬНАЯ ЛИТЕРАТУРА |   |   |
|                           | Учебники, учебные пособия   |   |
| 1.                        | <b>Акимова, Е.В.</b> Вычислительная техника: учебное пособие / Е. В. Акимова. — Санкт-Петербург: Лань, 2020. — 68 с. — ISBN 978-5-8114-4925-5. — Текст: электронный // Лань: электронно-библиотечная система. — URL: <a href="https://e.lanbook.com/book/148295">https://e.lanbook.com/book/148295</a> (дата обращения: 27.11.2020). — Режим доступа: для авториз. пользователей.   | электронный ресурс  |
| 2.                        | <b>Информационные технологии и основы вычислительной техники:</b> учебник. — Санкт-Петербург: Лань, 2020. — 264 с. — ISBN 978-5-8114-4287-4. — Текст: электронный // Лань: электронно-библиотечная система. — URL: <a href="https://e.lanbook.com/book/148223">https://e.lanbook.com/book/148223</a> (дата обращения: 27.11.2020). — Режим доступа: для авториз. пользователей.   | электронный ресурс  |

## 5. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Контроль и оценка результатов освоения учебной дисциплины осуществляется преподавателем в форме текущего контроля успеваемости и промежуточной аттестации.

Промежуточная аттестация имеет целью определить степень достижения запланированных результатов обучения по дисциплине за период обучения. Форма промежуточной аттестации - дифференцированный зачет.

Текущий контроль успеваемости осуществляется в процессе проведения лабораторных работ, обеспечивает оценивание хода освоения дисциплины.

Формы текущего контроля успеваемости: тестирование, устный опрос, доклады, выполнение лабораторных работ.

| №  | Наименование темы   | Код формируемой компетенции   | Результаты обучения по дисциплине  |  | Формы контроля  |
|----|---|---|--|--|---|
|    |   |   | уметь  | знать  |   |
| 1. | Ведение. Логические основы электронно-вычислительной техники. | ОК 01, ОК 02, ОК 06, ОК 07, ОК 09, ПК 1.1-1.5, ПК 2.1-2.4, ПК 3.1-3.3, ПК 5.1-5.3 | -рассчитывать параметры электронных приборов и электронных схем по заданным условиям;<br>- составлять и диагностировать схемы электронных устройств;<br>работать со справочной литературой;<br>-использовать типовые средства вычислительной техники и программного обеспечения в профессиональной деятельности;<br>-осуществлять перевод чисел из одной системы счисления в другую, применять | -технические характеристики полупроводниковых приборов и электронных устройств;<br>-основы микроэлектроники и интегральные схемы;<br>-виды информации и способы их представления в электронных-вычислительных машинах (ЭВМ);<br>-логические основы ЭВМ, основы микропроцессорных систем;<br>-типовые узлы и устройства ЭВМ, взаимодействие аппаратного и программного обеспечения ЭВМ. | Тестирование, устный опрос, доклады, рефераты, выполнение лабораторных работ, создание презентаций. |
| 2. | Физические основы электронно-вычислительной техники.          |   |  |  |   |
| 3. | Основы микроэлектроники: Элементы интегральных схем.          |   |  |  |   |
| 4. | Основные элементы и устройства вычислительной техники.        |   |  |  |   |
| 5. | Основы микропроцессорных систем.                              |   |  |  |   |

|  |  |  |  |  |  |
|--|--|--|--|--|--|
|  |  |  | законы алгебры логики;<br>-строить и использовать таблицы истинности логических функций, элементов, устройств. |  |  |
|--|--|--|--|--|--|

## **Критерии оценивания результатов обучения по дисциплине, шкала оценивания**

### Критерии оценивания:

- усвоение программного теоретического материала (объем знаний, глубина усвоения);
- умение излагать программный материал (четкость, грамотность изложения материала, точность и полнота воспроизведения учебного материала);
- умение применять теоретические знания на практике.

### Шкала оценивания:

Результаты сдачи дифференцированного зачета оцениваются по шкале «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

Оценка «зачтено» выставляется обучающемуся, который имеет знания основного материала, проявляет умение логично его излагать, хотя может допускать неточности в изложении материала, недостаточно правильные формулировки; умеет в целом применять полученные знания при выполнении лабораторных работ, хотя может испытывать затруднения при их выполнении.

Оценка «отлично» выставляется обучающемуся, который глубоко и прочно усвоил программный материал, проявляет знание основной и дополнительной литературы, грамотно, логически стройно и аргументировано излагает материал, дает исчерпывающие ответы на поставленные вопросы. В ответе тесно увязывается теория с практикой, при этом обучающийся не затрудняется с ответом при видоизменении задания, свободно справляется с практическими заданиями.

Оценка «хорошо» выставляется обучающемуся, твердо знающему программный материал, который излагает его грамотно и по существу, не допускает существенных неточностей в ответе на вопрос, правильно применяет теоретические положения при решении практических вопросов и задач, не испытывает затруднений с ответами на вопросы.

Оценка «удовлетворительно» выставляется обучающемуся, который имеет знания только основного материала, но не усвоил его деталей, допускает неточности, недостаточно правильные формулировки, испытывает затруднения при выполнении лабораторных работ.

Оценка «неудовлетворительно» выставляется обучающемуся, который не знает значительной части программного материала, допускает существенные ошибки, неуверенно, с большими затруднениями выполняет лабораторные работы.




## **Дополнения и изменения к рабочей программе на учебный год**

Дополнения и изменения к рабочей программе на 2024-2025 учебный год по дисциплине ОП.04 Основы электронной и вычислительной техники: в раздел Условия реализации учебной дисциплины (пункт Информационное обеспечение учебной дисциплины) внесены изменения в список основной и дополнительной литературы.

Дополнения и изменения в рабочей программе обсуждены на заседании ПЦК общетехнических дисциплин.

«30» августа 2024 г. (протокол № 1)

Председатель ПЦК  /Кузнецов Е.Ю./